
Calcolatori Elettronici

Ingegneria Informatica

Obiettivo del corso

- Introdurre le metodologie di progetto dei circuiti e sistemi digitali.
 - Fornire una conoscenza approfondita dei concetti di base dell'architettura dei sistemi di elaborazione.
-

Argomenti del corso:

- Sintesi di Reti Logiche: reti combinatorie e sequenziali
 - Componenti di un sistema digitale
 - Architettura del Calcolatore
 - La CPU
 - Il sottosistema di memoria
 - Il sottosistema di I/O
 - Il linguaggio Assembly: il DLX
-

Testi consigliati

- Per la progettazione digitale
 - Fummi, Sami, Silvano, “Progettazione digitale”, McGraw-Hill
 - Per le architetture
 - Bucci, “Architettura e organizzazione dei calcolatori elettronici: fondamenti”, McGraw-Hill
 - David A. Patterson, John L. Hennessy, “*Struttura e Progetto dei Calcolatori Elettronici - L'Interfaccia Hardware/Software*”, Seconda Edizione Zanichelli
-

Modalità d'esame

- Prove in itinere:
 - Una prima prova al termine della parte relativa alle reti logiche
 - Una seconda prova sul resto del programma
 - Prova d'esame (per chi non ha superato le prove in itinere)
 - Una prova complessiva su tutto il programma
-

Ricevimento

- Martedì 9-11
- Giovedì 9-11

- Stanza 13 blocco 13

Calcolatori Elettronici

Ingegneria Informatica

e-mail: Giuseppe.Ascia@dieei.unict.it

Web: <http://www.diit.unict.it/users/gascia>
